XX项目XX模块逻辑设计方案

逻辑负责人：XXX

# 1、XX模块整体架构

## 1.1 XX模块逻辑框图

（逻辑框图）

## 1.2 xxx…

# 2、XX模块接口介绍

## 2.1 输入接口：

xxx……

## 2.2 输出接口：

xxx……

（注意区别列出顶层接口和与其他模块交互的接口，接口需要有含义注释）

# 3、与XX模块交互的模块

## 2.1 与cpu的交互

（重要 列出如何交互以及交互接口含义）

## 2.2 与xxx的交互

## 2.3 xxx

# 4、XX模块功能

## 4.1 xxx…

XXX……

（算法模块侧重写功能的详细介绍）

## 4.2 xxx…

# 5、XX模块的时序

## 5.1 XXX……

（画时序图）

# 6、XX模块资源分布

## 6.1 XXX……

（存储模块侧重写资源分布，模块分布，memory分布等等）

# 7、XX模块面积评估

## 7.1 XXX

（存储模块侧重写面积）